

## ESERCITAZIONE DEL 01/04/2004

1) Sintesi di FST con realizzazione del circuito che implementa lo stato prossimo e la funzione di uscita:

- Descrizione delle specifiche,
- Definizione delle variabili di Input, Output e di Stato,
- Definizione dell'alfabeto degli Input e Output,
- STG
- STT
- Codifica della STT → Circuito

Date le seguenti specifiche realizzare con una FST di Moore:

- un sommatore sequenziale,
- un distributore automatico funzionante con 30 cents, che non da resto,
- un contatore modulo 4.

2) Quando possibile, effettuare l'operazione di minimizzazione di un STG in ogni FST sopra definite.