

ESERCITAZIONE DEL 25/03/2004

1. Definire il funzionamento di un latch SR con le relative tabelle delle transizioni e delle eccitazioni.
2. Definire il funzionamento di un bistabile JK e di un flip-flop JK: rappresentazione circuitale e forma tabellare.
3. Register file:
 - gestione del register file,
 - struttura della porta di lettura del register file,
 - struttura della porta di scrittura del register file.