



Sistemi  
Operativi

Bruschi  
Monga Re

Concetti  
generali

La macchina  
fisica

Hardware  
Concetti di base  
Perché un s.o.

# Sistemi Operativi<sup>1</sup>

Mattia Monga

Dip. di Informatica  
Università degli Studi di Milano, Italia  
[mattia.monga@unimi.it](mailto:mattia.monga@unimi.it)

a.a. 2015/16

---

<sup>1</sup> © 2008–16 M. Monga. Creative Commons Attribuzione — Condividi allo stesso modo 4.0 Internazionale. <http://creativecommons.org/licenses/by-sa/4.0/deed.it>. Immagini tratte da [2] e da Wikipedia.



Sistemi  
Operativi

Bruschi  
Monga Re

Concetti  
generali

La macchina  
fisica

Hardware  
Concetti di base  
Perché un s.o.

## Lezione II: Introduzione laboratorio



# Informazioni sul corso

- 6 (Bruschi) + 4 (Monga, Re) ore di lezione settimanali (12 crediti)
- Lezioni di teoria e in laboratorio
- Esame:
  - Scritto con domande a risposta multipla + orale
  - Prova pratica per la parte di laboratorio
- Libro di testo: Remzi e Andrea Arpacı-Dusseau *Operating Systems — Three easy pieces*  
Versione online: <http://ostep.org>
- <http://homes.di.unimi.it/sisop/>
- <https://mameli.docenti.di.unimi.it/solab>

# Things A Computer Scientist Rarely Talks About



*"When I talk about computer science as a possible basis for insights about God, of course I'm not thinking about God as a super-smart intellect surrounded by large clusters of ultrafast Linux workstations and great search engines. That's the user's point of view."* [Donald E. Knuth]



```
Terminal Terminal
Welcome to god.creator GNU/Linux (i686, Kernel 2.6.x) on tty1
Mon Jan 01 0000 00:00:01

login as: root
using keyboard-interactive authentication.
Password:
Last Login: Mon Jan 01 00:00:00 0000 from 100.100.100.1
You have new mail in /var/spool/mail/god
Have a lot of fun..
god:~ # cd humansouli-lib-1.4beta6
god:~ # ./configure --prefix=/usr/local --with-pain=/usr/local --includedir
god:~ # make
god:~ # make install
```

Bruschi  
Monga Re



# Il sistema operativo

Sistemi  
Operativi

Bruschi  
Monga Re

Concetti  
generali

La macchina  
fisica

Hardware  
Concetti di base  
Perché un s.o.

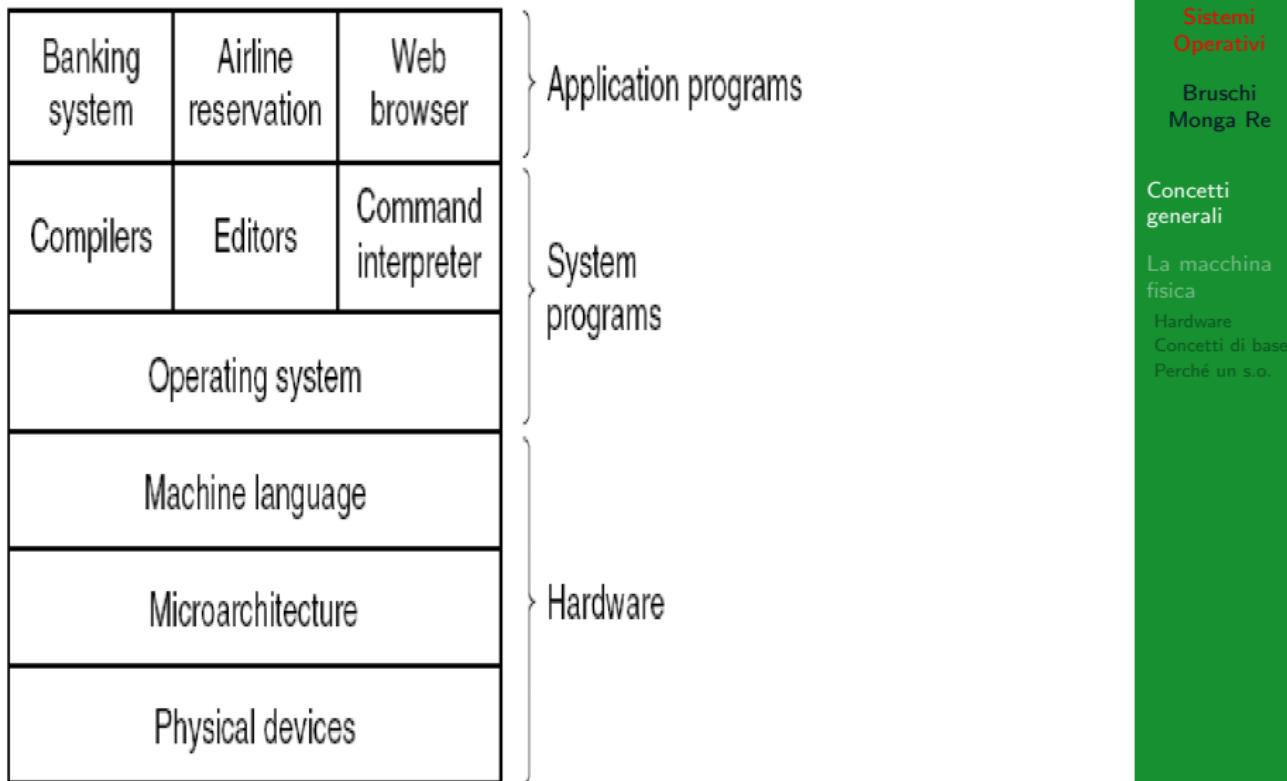
Cos'è un sistema operativo

Un insieme di programmi che:

- Gestisce in modo ottimale le risorse di un calcolatore;
- Facilita a programmatori e utenti finali l'uso della sottostante macchina hardware



# The onion model





# The onion model



Sistemi  
Operativi

Bruschi  
Monga Re

Concetti  
generali

La macchina  
fisica

Hardware  
Concetti di base  
Perché un s.o.



# Kernel/User mode

Sistemi  
Operativi

Bruschi  
Monga Re

Concetti  
generali

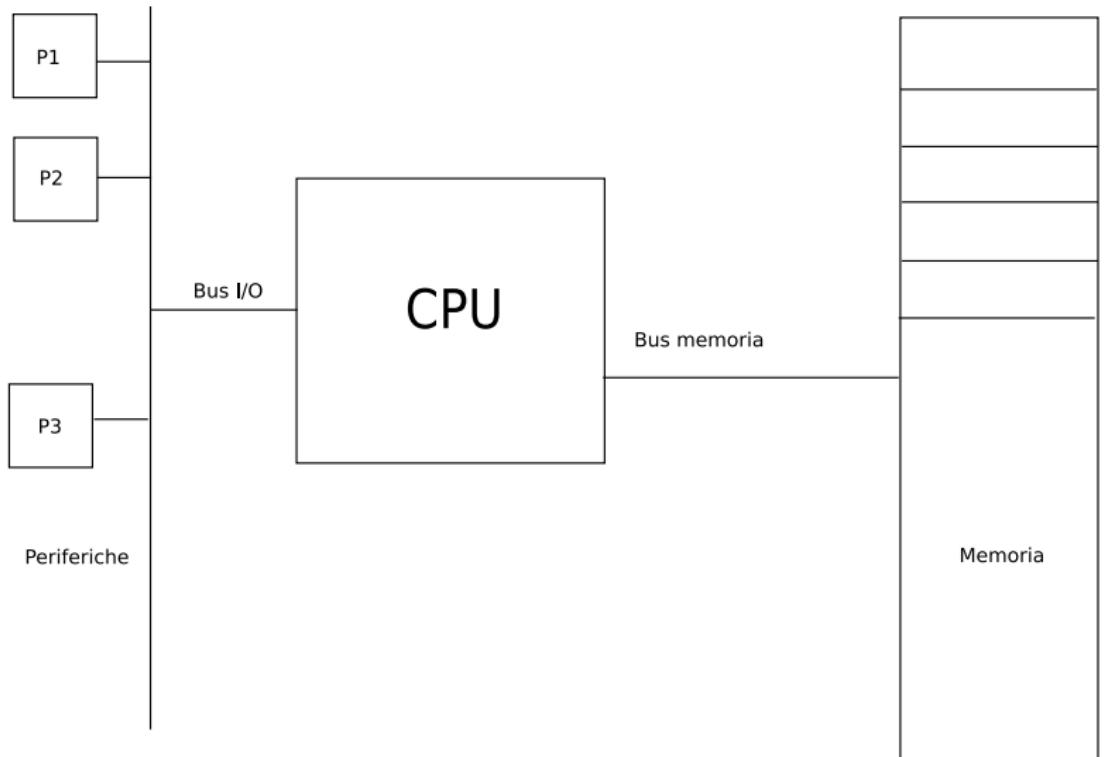
La macchina  
fisica

Hardware  
Concetti di base  
Perché un s.o.

- Il s.o. è l'unico programma che esegue con il totale controllo delle risorse hardware (**kernel mode**).
- Gli altri programmi si appoggiano unicamente sui servizi del s.o. e la loro esecuzione è gestita e controllata dal s.o. (**user mode**)
- In molti processori questa separazione è imposta via hardware



# La macchina di Von Neumann





- Registri a 32 bit
  - EAX, EBX, ECX, EDX,
  - ESI, EDI,
  - EBP, ESP,
  - EIP, EFLAGS
- Registri a 16 bit:
  - CS, DS, SS,
  - ES, FS, GS
- Real e Protected mode



# Linguaggio macchina

Sistemi  
Operativi

Bruschi  
Monga Re

Concetti  
generali

La macchina  
fisica

Hardware  
Concetti di base  
Perché un s.o.

- Si possono indirizzare direttamente porzioni di 8 bit, 1 byte ( $AX = AH+AL$ ,  $EAX = 16bit+AX$ )
- Programmable Interrupt Controller (PIC): i8259 compatibile



# Protezioni hardware

Sistemi  
Operativi

Bruschi  
Monga Re

Concetti  
generali

La macchina  
fisica

Hardware  
Concetti di base  
Perché un s.o.

I processori moderni hanno modalità di funzionamento in cui sono permesse operazioni diverse (**ring**), p.es. indirizzare tutta la memoria. i386 permette 4 ring diversi, di cui normalmente vengono usati solo 2 (Minix ne usa 3):

- ① kernel (supervisor) mode
- ② user mode



# Real mode, Protected mode

Sistemi  
Operativi

Bruschi  
Monga Re

Concetti  
generali

La macchina  
fisica

Hardware  
Concetti di base  
Perché un s.o.

	Real mode	32-bit Protected mode
Protezioni hw	no	sí
Spazio di indirizzamento	$2^{20}$	$2^{32}$

- Real mode: memoria max  $2^{20}$  byte, indirizzo ottenuto con due registri a 16 (SS:OFFSET)  
 $indirizzo = 16 * selettore + offset$ 
  - ci sono più modi per riferirsi allo stesso indirizzo:  
07C0:0000 e 0000:7C00 sono la stessa locazione fisica.
  - A20 gate
- Protected mode: il segmento è stabilito da un descrittore (che può essere cambiato solo in kernel mode)



# Assembly

- NASM, <http://nasm.sourceforge.org>
- PC Assembly Language, by Paul A. Carter  
<http://www.drpaulcarter.com/pcasm/>
- Un altro assemblatore molto diffuso è gas  
(<http://www.ibm.com/developerworks/linux/library/l-gas-nasm/index.html>)

```
1  mov eax, 3 ; eax = 3
2  mov bx, ax ; bx = ax
3  add eax, 4 ; eax = eax + 4
4  add al, ah ; al = al + ah
5 L8:db "A" ; *L8 = 'A'
6  mov al, [L8] ; al = *L8
```



# Sintassi

Gli assemblatori x86 si distinguono per la famiglia sintattica

Intel (nasm)	AT&T (as86, gas)
<b>mov ebx, eax</b>	<b>movl %eax, %ebx</b>
<b>mov eax, 42</b>	<b>movl \$42, %eax</b>
<b>mov [ebx], eax</b>	<b>movl %eax, 0(%ebx)</b>
<b>mov [ebx+4], eax</b>	<b>movl %eax, 4(%ebx)</b>
<b>mov byte [ebx], al</b>	<b>movb %eax, 0(%ebx)</b>
<b>call eax</b>	<b>call *%eax</b>

Sistemi  
Operativi

Bruschi  
Monga Re

Concetti  
generali

La macchina  
fisica

Hardware

Concetti di base  
Perché un s.o.



# Hardware virtuale

Qemu <http://fabrice.bellard.free.fr/qemu> PC (x86 or x86\_64 processor)

- i440FX host PCI bridge and PIIX3 PCI to ISA bridge
- Cirrus CLGD 5446 PCI VGA card
- PS/2 mouse and keyboard
- 2 PCI IDE interfaces with hard disk and CD-ROM support
- Floppy disk
- NE2000 PCI network adapters
- Serial ports
- PCI UHCI USB controller and a virtual USB hub.



Ogni periferica è dotata di un controller. Il controller avrà registri che conservano lo stato della periferica. Come accedere (leggere o scrivere) al contenuto dei registri?

- ① Spazi di indirizzamento separati chiamati **port**. Vi si accede con istruzioni particolari:
  - **out port, eax**
  - **in eax, port**
- ② Memory-mapped I/O, lo spazio di indirizzamento è unico
  - **mov [address], eax**
  - **mov eax, [address]**



# Sequenza di boot

Cosa succede quando si accende un PC?

Sistemi  
Operativi

Bruschi  
Monga Re

Concetti  
generali

La macchina  
fisica

Hardware  
Concetti di base  
Perché un s.o.



# Sequenza di boot

Cosa succede quando si accende un PC?

- ➊ Inizia l'esecuzione del programma contenuto nel firmware (BIOS)

Sistemi  
Operativi

Bruschi  
Monga Re

Concetti  
generali

La macchina  
fisica

Hardware  
Concetti di base  
Perché un s.o.



# Sequenza di boot

Cosa succede quando si accende un PC?

- ➊ Inizia l'esecuzione del programma contenuto nel firmware (BIOS)
- ➋ Il BIOS carica il programma contenuto nel **boot sector**

Sistemi  
Operativi

Bruschi  
Monga Re

Concetti  
generali

La macchina  
fisica

Hardware  
Concetti di base  
Perché un s.o.



# Sequenza di boot

Cosa succede quando si accende un PC?

- ① Inizia l'esecuzione del programma contenuto nel firmware (BIOS)
- ② Il BIOS carica il programma contenuto nel **boot sector**
- ③ Il programma di boot carica il sistema operativo



# Sequenza di boot

Sistemi  
Operativi

Bruschi  
Monga Re

Concetti  
generali

La macchina  
fisica

Hardware  
Concetti di base  
Perché un s.o.

Cosa succede quando si accende un PC?

- ① Inizia l'esecuzione del programma contenuto nel firmware (BIOS)
- ② Il BIOS carica il programma contenuto nel **boot sector**
- ③ Il programma di boot carica il sistema operativo
- ④ A questo punto il controllo della macchina è affidato al s.o., a cui dovranno essere richiesti i caricamenti di altri programmi



# Programming the iron

*What I cannot create I do not understand. [R. Feynman]*

What I cannot create,  
I do not understand.

I know how to solve every  
problem that has been solved

TO LEARN:

Why const & sort .PC

Bethe Ansatz Prob.  
Kondo  
2-D Hall  
accel. Temp  
Non linear Chiral Hydro

$$\textcircled{A} \quad f = u \cdot r \cdot a$$

$$g = u(r, z) \cdot u(r, z)$$

$$\textcircled{B} \quad f = 2 |r \cdot a| (u \cdot a)$$



# Programming the iron

Sistemi  
Operativi

Bruschi  
Monga Re

Concetti  
generali

La macchina  
fisica

Hardware  
Concetti di base  
Perché un s.o.

```
1 bits 16 ; 16 bit real mode
2 org 0x7C00 ; origine indirizzo 0000:7C00
3
4 start:
5 mov ax, 0xb800 ; text video memory
6 mov ds, ax ; ds non accessibile direttamente
7 mov bx, 10
8 write:
9 cmp bx, 0
10 jz end
11 mov byte [ds:bx], 'm' ; indirizzamento relativo a ds
12 mov byte [ds:bx+1], 0x0F ; attrib = white on black
13 sub bx, 2
14 jmp write
15 end:
16 hlt
17
18 times 510-($-$) db 0 ; 0-padding
19 dw 0xAA55
```



# Programming the iron (2)

Sistemi  
Operativi

Bruschi  
Monga Re

Concetti  
generali

La macchina  
fisica

Hardware  
Concetti di base  
Perché un s.o.

```
1 start:  
2     mov ax, 0xb800 ; text video memory dest array index [ES:DI]  
3     mov es, ax  
4     mov di, 0 ; start of video memory  
5     cld ; clears direction flag (index regs incremented)  
6     mov ah, 0x0F ; attrib = white on black  
7     mov si, msg  
8     call message  
9     hlt  
10  
11 message:  
12     lodsb ; carica un byte da [DS:SI] in AL e inc SI  
13     cmp al, 0  
14     jz done  
15     stosw ; memorizza una word da [ES:DI] in AL e inc SI  
16     jmp message  
17 done: ret  
18     msg db "Hello world from the bare machine!!!", 0  
19     times 510-($-$) db 0  
20     dw 0xAA55
```



# Programming the iron (3)

Sistemi  
Operativi

Bruschi  
Monga Re

Concetti  
generali

La macchina  
fisica

Hardware  
Concetti di base  
Perché un s.o.

```
1 waitenter: mov si, cont
2         call message
3         mov ah, 0
4         int 0x16 ; Wait for keypress (BIOS)
5         cmp al, 'm'
6         jz egg
7         cmp al, 'b'
8         jz basic
9         cmp al, 13
10        jnz waitenter
11        ret
12 egg:  mov si, wow
13         call message
14         jmp waitenter
15 basic: int 0x18 ; basic (BIOS)
16         hlt
```



## Sistemi Operativi

Bruschi  
Monga Re

Concetti  
generali

La macchina  
fisica

Hardware  
Concetti di base  
Perché un s.o.