



# Architetture degli Elaboratori e delle Reti I

Laboratorio – linea 2 (G-Z)

7

## Esercitazioni macchine a stati finiti

- **Docente teoria:** prof. Federico Pedersini
- **Docente laboratorio:** Matteo Re



# Architetture degli Elaboratori e delle Reti I

Laboratorio – linea 2 (G-Z)

7

## Esercizio 1

Si sintetizzi una macchina a stati finiti di Moore che realizza un contatore modulo 4 che conta i fronti di salita di un segnale  $A(t)$  fornito sulla linea in ingresso. Il valore del segnale  $A(t)$  viene osservato ogni millisecondo. L'uscita è costituita da 2 linee che rappresentano, in codice binario, il valore del contatore.

Si determinino **STG**, **STT**, **STT codificata** e **struttura circuitale del sistema completo**, avendo cura di semplificare il più possibile le funzioni stato prossimo e uscita, prima di tradurle in circuito.



# Architetture degli Elaboratori e delle Reti I

# 7

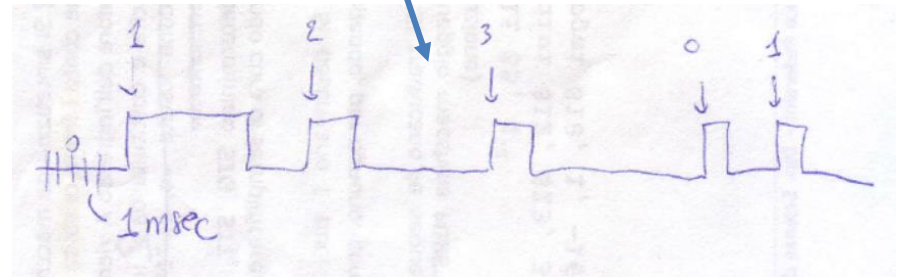
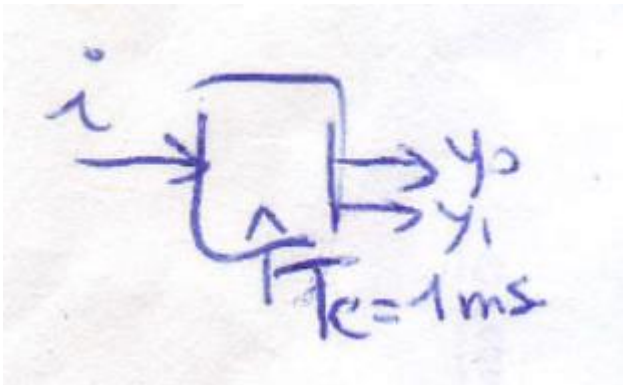
Laboratorio – linea 2 (G-Z)

1) Lettura testo (ricavare informazioni) :

FRONTI DI SALITA : ingresso PRECEDENTE = 0 , ingresso ATTUALE = 1

"OGNI 1MSEC" :  $T_{clock} = 1\text{ msec}$

2) Black box :





# Architetture degli Elaboratori e delle Reti I

7

Laboratorio – linea 2 (G-Z)

3) Determinare insiemi dei valori in ingresso e in uscita :

$$I = \{0, 1\}$$
$$Y = \{0, 1, 2, 3\}$$



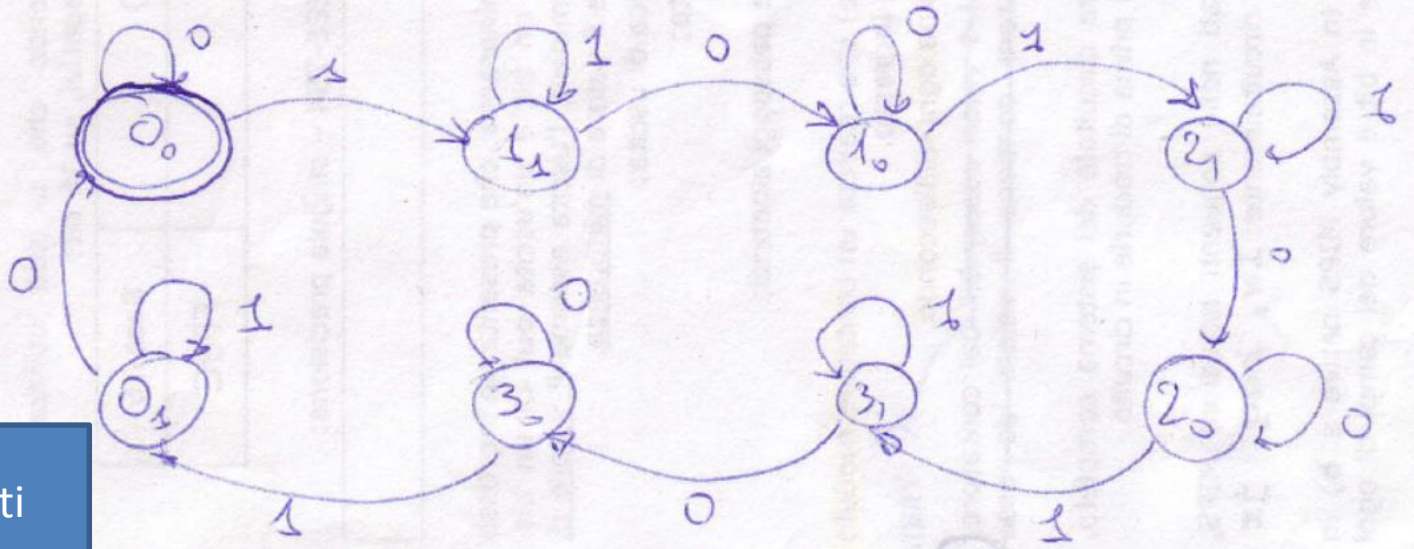
# Architetture degli Elaboratori e delle Reti I

# 7

Laboratorio – linea 2 (G-Z)

## 4) STG

- Stato INIZIALE :  $I=0, N=0$



NB: sono 8 stati

n. possibili valori uscita x n. possibili valori in ingresso. E' necessario tenere conto di valore input attuale e precedente poiché dobbiamo discriminare tra fronti di salita e di discesa.



# Architetture degli Elaboratori e delle Reti I

# 7

Laboratorio – linea 2 (G-Z)

5) STT

X \ I	0	1	Y
00	00	01	00
01	00	11	00
10	10	11	01
11	10	21	00
20	20	21	10
21	20	31	00
30	30	31	11
31	30	01	00

Stato «0» a cui arriviamo **DOPO** aver osservato in Input un 1 : «0<sub>1</sub>»

Stato «0» a cui arriviamo **DOPO** aver osservato in Input un 0 : «0<sub>0</sub>»





# Architetture degli Elaboratori e delle Reti I

7

Laboratorio – linea 2 (G-Z)

## 6) STT codificata

STT CODIFICATA

$x_2 x_1 x_0$	I	0	1	Y
«0 <sub>1</sub> »	000	001	000	00
«0 <sub>0</sub> »	001	001	010	00
«1 <sub>1</sub> »	010	011	010	01
«1 <sub>0</sub> »	011	011	100	01
«2 <sub>1</sub> »	100	101	100	10
«2 <sub>0</sub> »	101	101	110	10
«3 <sub>1</sub> »	110	111	110	11
«3 <sub>0</sub> »	111	111	000	11

$x_2$   $x_1$   $x_0$   $y_1$   $y_0$



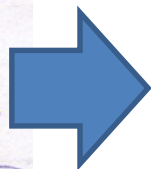
# Architetture degli Elaboratori e delle Reti I

# 7

Laboratorio – linea 2 (G-Z)

## 6) STT codificata

x	I		Y
	0	1	
0 <sub>1</sub>	0 <sub>0</sub>	0 <sub>1</sub>	00
0 <sub>0</sub>	0 <sub>0</sub>	1 <sub>1</sub>	00
1 <sub>1</sub>	1 <sub>0</sub>	1 <sub>1</sub>	01
1 <sub>0</sub>	1 <sub>0</sub>	2 <sub>1</sub>	01
2 <sub>1</sub>	2 <sub>0</sub>	2 <sub>1</sub>	10
2 <sub>0</sub>	2 <sub>0</sub>	3 <sub>1</sub>	10
3 <sub>1</sub>	3 <sub>0</sub>	3 <sub>1</sub>	11
3 <sub>0</sub>	3 <sub>0</sub>	0 <sub>1</sub>	11



- «0<sub>1</sub>»
- «0<sub>0</sub>»
- «1<sub>1</sub>»
- «1<sub>0</sub>»
- «2<sub>1</sub>»
- «2<sub>0</sub>»
- «3<sub>1</sub>»
- «3<sub>0</sub>»

**STT CODIFICATA**

x <sub>2</sub> x <sub>1</sub> x <sub>0</sub>	I			Y
	0	1	Y	
000	001	000	00	
001	001	010	00	
010	011	010	01	
011	011	100	01	
100	101	100	10	
101	101	110	10	
110	111	110	11	
111	111	000	11	





# Architetture degli Elaboratori e delle Reti I

# 7

Laboratorio – linea 2 (G-Z)

7) Funzione uscita

$$Y = g(x): \begin{cases} Y_1 = x_2 \\ Y_0 = x_1 \end{cases}$$

STT CODIFICATA

$x_2 x_1 x_0$	I	0	1	Y
000		001	000	00
001		001	010	00
010		011	010	01
011		011	100	01
100		101	100	10
101		101	110	10
110		111	110	11
111		111	000	11

$x_2$   
 $x_1$   
 $x_0$

$y_1$   
 $y_0$



# Architetture degli Elaboratori e delle Reti I

# 7

Laboratorio – linea 2 (G-Z)

## 8) Funzioni di stato prossimo

$$X^* = f(X, I): \begin{cases} X_0^* = \bar{1} \\ X_1^* = \bar{1}x_1 + i(x_0 \oplus x_1) \\ X_2^* = \bar{1}x_2 + i(x_2 \oplus x_0x_1) \end{cases}$$

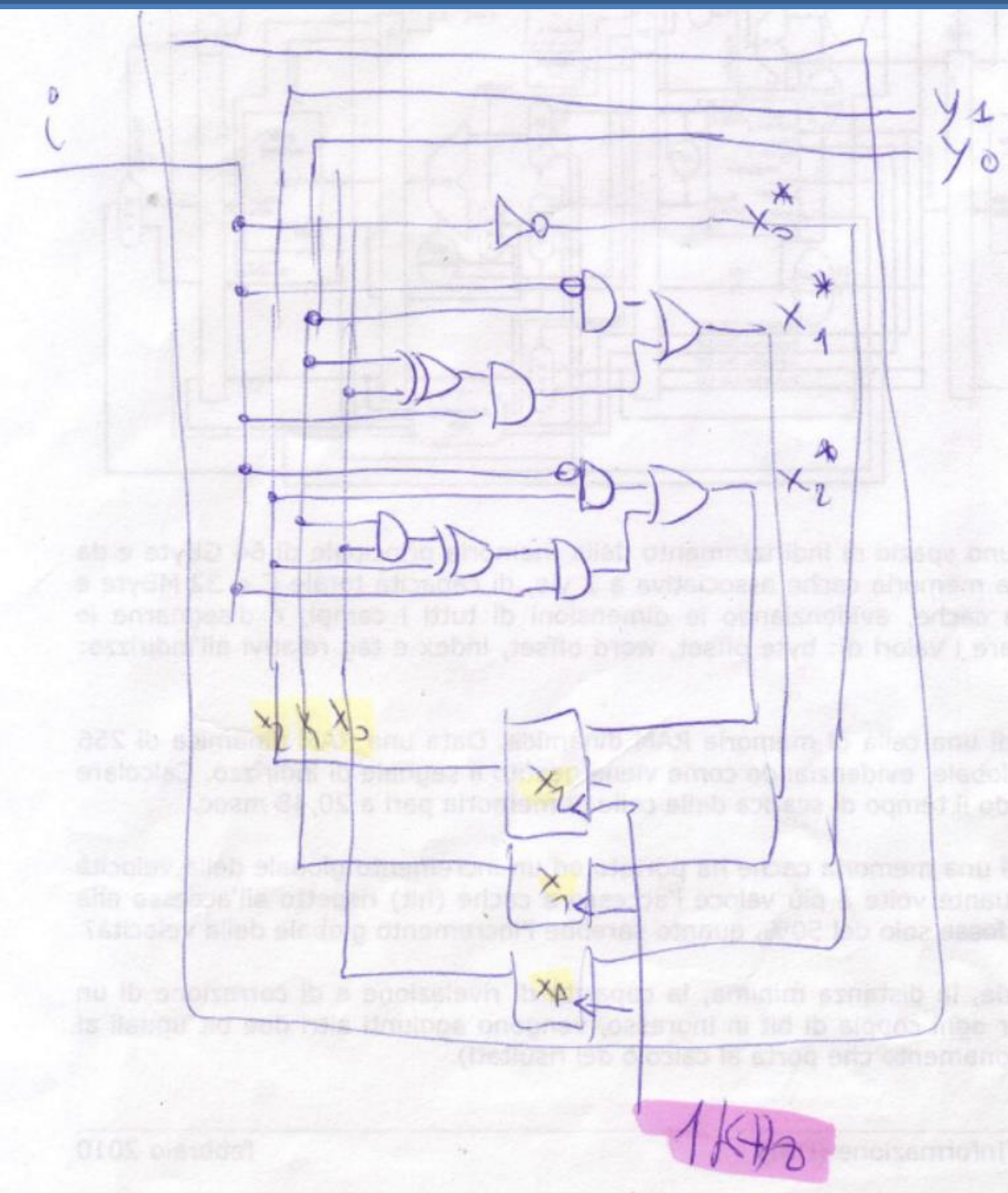
**STT CODIFICATA**

$x_2 x_1 x_0$	I		Y
	0	1	
000	001	000	00
001	001	010	00
010	011	010	01
011	011	100	01
100	101	100	10
101	101	110	10
110	111	110	11
111	111	000	11

$x_2$   $x_1$   $x_0$        $y_1$   $y_0$



## 9) Circuito







## Esercizio 2

Si progetti un circuito seq. (di Moore) caratterizzato da 1 linea di ingresso osservata ogni secondo e da una linea di uscita che va a «1» quando all'ingresso si sia presentata la sequenza «0011», altrimenti sta a «0». Stato iniziale: sequenza vuota «V».

Si determinino **STG**, **S TT**, **S TT codificata** e **struttura circuitale del sistema completo**, avendo cura di semplificare il più possibile le funzioni stato prossimo e uscita, prima di tradurle in circuito.





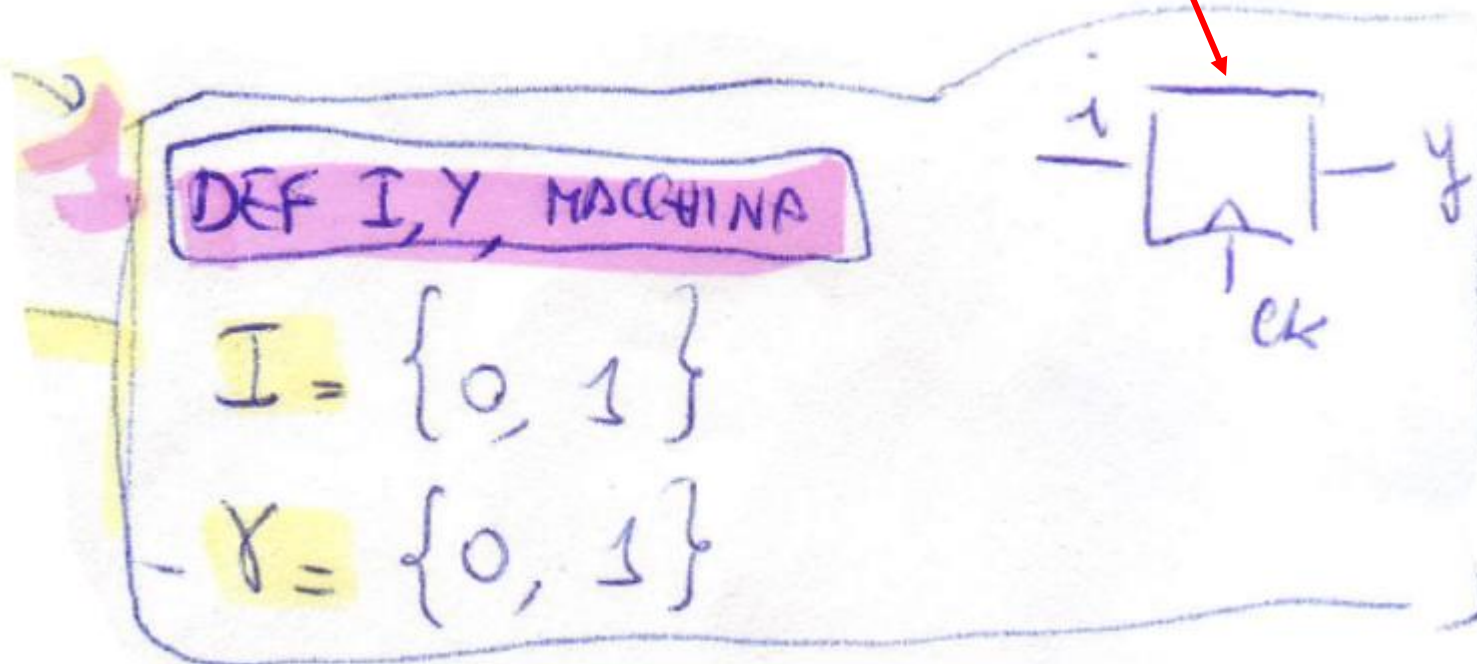
# Architetture degli Elaboratori e delle Reti I

8

Laboratorio – linea 2 (G-Z)

1) Definizione macchina :

Black box :





# Architetture degli Elaboratori e delle Reti I

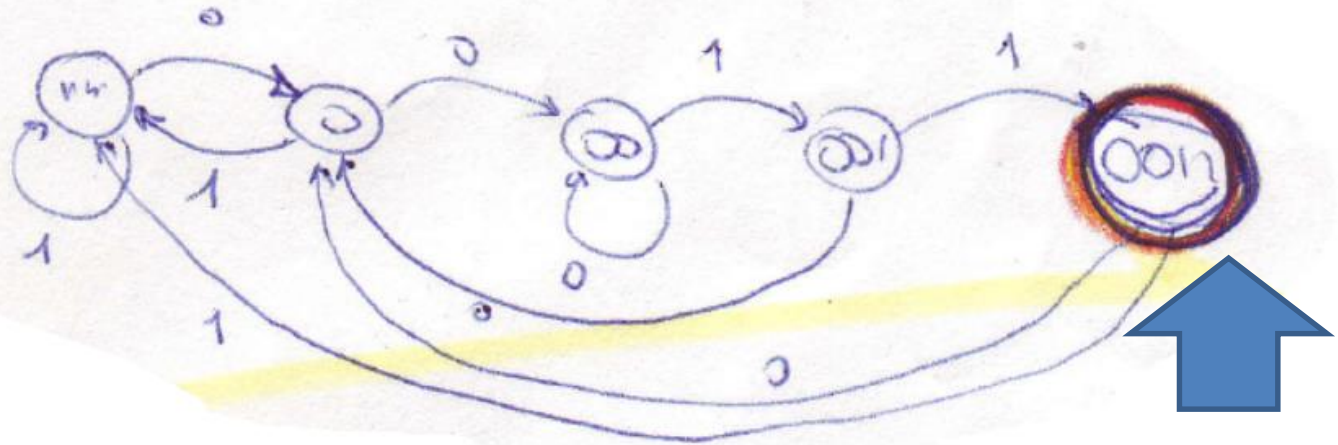
8

Laboratorio – linea 2 (G-Z)

2) STG

2

STG



$$X = \{v, 0, 00, 001, 0011\}$$



# Architetture degli Elaboratori e delle Reti I

8

Laboratorio – linea 2 (G-Z)

3) STT

3

STT

X/I	0	1	Y
V	0	V	0
0	00	V	0
00	00	001	0
001	0	0011	0
0011	0	V	1

NB: gli stati necessari sono 5 (codifica su 3 bit)



# Architetture degli Elaboratori e delle Reti I

# 8

Laboratorio – linea 2 (G-Z)

4) STT cod.

STT cod.

	I	0	1	Y
(V)	000	001	000	0
(U)	001	010	000	
→ (00)	010	010	011	
(001)	011	001	100	0
(0011)	100	001	000	1
	101	X	X	X
	110	X	X	X
	111	X	X	X
	$x_2 x_1 x_0$	$x_2^* x_1^* x_0^*$	$x_2^* x_1^* x_0^*$	Y





# Architetture degli Elaboratori e delle Reti I

## 8

Laboratorio – linea 2 (G-Z)

5) Funzioni uscita e stato prossimo.

Uscita:  $y = x_2$

Stato prossimo:

$$x_0^* = \bar{i}(\bar{x}_1\bar{x}_0 + x_1x_0) + ix_1\bar{x}_0$$

$$x_1^* = x_1\bar{x}_0 + \bar{i}\bar{x}_1x_0$$

$$x_2^* = x_1x_0$$