

Architetture e reti logiche

Esercitazioni VHDL

a.a. 2008/09

Introduzione al corso

Stefano Ferrari



UNIVERSITÀ DEGLI STUDI DI MILANO
DIPARTIMENTO DI TECNOLOGIE DELL'INFORMAZIONE

Stefano Ferrari

ferrari@dti.unimi.it

tel. 0373 898 062

02 503 30062

<http://www.dti.unimi.it/ferrari>

Ricevimento: martedì ore 14:30

Scopo del corso

Fornire le conoscenze di base per la modellazione di semplici circuiti logici.

Esami

- Prova pratica in laboratorio
- appelli:
 - 29 gennaio
 - 25 febbraio
 - 8 aprile
 - 17 giugno
 - 22 luglio
 - 23 settembre

Materiale didattico

- Dispense sul sito del corso
- Link utili (sempre sul sito):
 - "The VHDL Cookbook"
 - *Sonata* (ambiente di sviluppo per VHDL)