

Architetture e reti logiche

Esercitazioni VHDL

a.a. 2005/06

Introduzione al corso

Stefano Ferrari



Università degli Studi di Milano
Dipartimento di Tecnologie
dell'Informazione

Stefano Ferrari

ferrari@dti.unimi.it

tel. 0373 898 062

02 503 30062

<http://www.dti.unimi.it/~ferrari>

Ricevimento: martedì ore 14:30

Scopo del corso

Fornire le conoscenze di base per la modellazione di semplici circuiti logici.

Esami

- Prova pratica in laboratorio
- appelli:
 - 30 gennaio
 - 24 febbraio
 - 21 aprile

Materiale didattico

- Dispense sul sito del corso
- Link utili (sempre sul sito):
 - "The VHDL Cookbook"
 - *Sonata* (ambiente di sviluppo per VHDL)