
Architetture e Reti logiche

— Esercitazioni VHDL —

a.a. 2003/04

◇ Introduzione ◇

Stefano Ferrari



Università degli Studi di Milano

Dipartimento di Tecnologie dell'Informazione

Stefano Ferrari

ferrari@dti.unimi.it

tel. 0373 898 062

02 503 30062

`http://www.dti.unimi.it/~ferrari`

Ricevimento: martedì ore 16:00

- Dispense sul sito del corso
- Link utili (sempre sul sito)

Scopo del corso

- fornire le conoscenze di base per la modellazione di semplici circuiti logici